



# Alvium GM2

## Alvium GM2-1236

Alvium GM2-1236 innovative GMSL2 camera with Sony IMX304 CMOS global shutter sensor provides industrial performance for cost effective embedded applications.

### 일반

|        |                 |
|--------|-----------------|
| 모델     | Alvium GM2-1236 |
| 제품 시리즈 | Alvium GM2      |
| 상태     | Available       |

### 센서

|              |                          |
|--------------|--------------------------|
| 센서 유형        | Area scan                |
| 크로마          | Mono or Color            |
| 스펙트럼         | Visible                  |
| 스펙트럼 범위      | 300 nm to 1100 nm        |
| 해상도          | 4,112 × 3,008 (12.40 MP) |
| 센서 모델        | Sony IMX304              |
| 센서 아키텍처 (소재) | CMOS                     |
| 셔터 유형        | Global Shutter           |
| 센서 크기        | 17.6 mm ø (Type 1.1)     |
| 픽셀 크기        | 3.45 µm × 3.45 µm        |

### 픽셀 형식

|            |                                                                             |
|------------|-----------------------------------------------------------------------------|
| 센서 비트 심도   | 12-bit                                                                      |
| 모노크롬 픽셀 형식 | Mono8, Mono10, Mono10p, Mono12, Mono12p, RAW8, RAW10, RAW12, GREY, Y10, Y12 |
| YUV 픽셀 형식  | YCbCr411_8_CbYYCrYY, YCbCr422_8_CbYCrY, YCbCr8_CbYCr, YUV422 8-bit, UYVY    |
| RGB 픽셀 형식  | RGB8 (default), BGR8, RGB888 (default), RGB3                                |
| 베이어 픽셀 형식  | BayerGR8, BayerGR10, BayerGR10p, BayerGR12, BayerGR12p                      |

## 이미징 성능

양자 효율 @ 529 nm

64 %

## 타이밍 및 게인

최대 프레임 속도

Mainly depends on hardware and register settings.

## I/O 및 전원

비절연 라인

2 programmable GPIOs

I/O 커넥터

Coax, STP

전원 공급 장치

5 VDC over MIPI CSI-2

전력 소비

Value for the integrated serializer adds to CSI-2 model value.

## 작동 조건

작동 온도 (하우징)

-20 °C to 65 °C ((housing))

## 기계적 특성

본체 치수 (L x W x H mm)

41 × 29 × 29

렌즈 마운트

C-Mount

무게

70 g

## 온보드 메모리 및 FPGA

이미지 버퍼 (RAM)

256 KByte

비휘발성 메모리 (플래시)

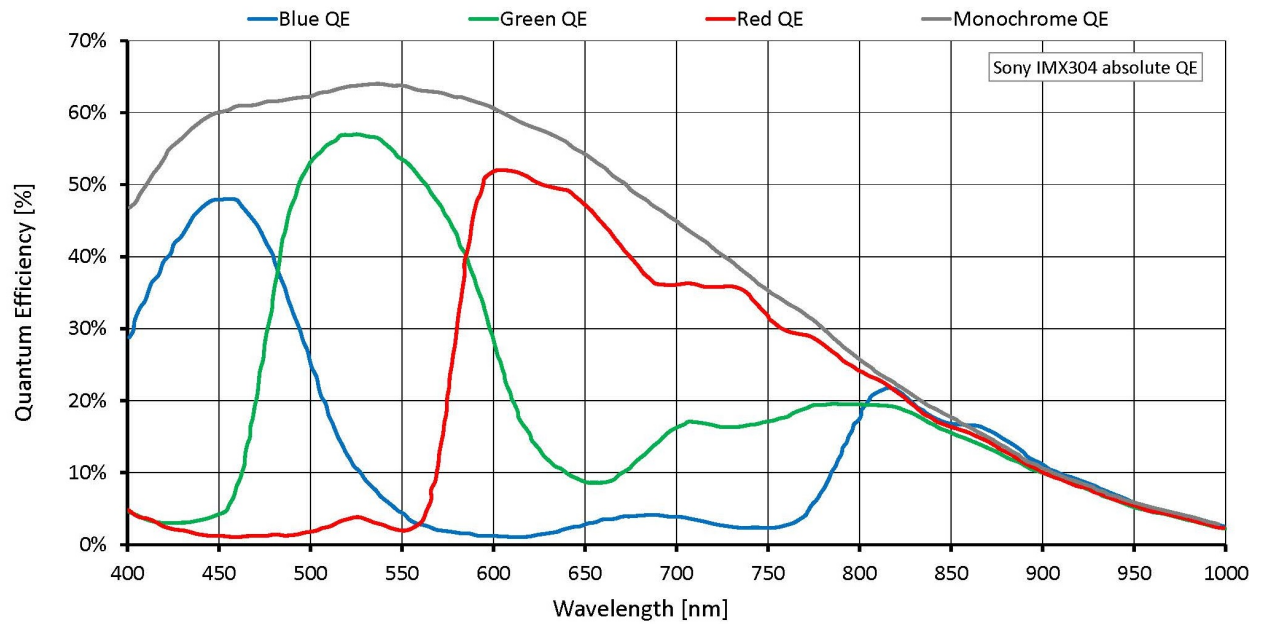
1024 KByte

## 인터페이스

디지털 인터페이스

GMSL2, based on MIPI CSI-2, up to 4 lanes

## Quantum Efficiency



## Technical Drawing

